

EEE467 – Laboratório de Circuitos Lógicos

Laboratório de Circuitos Lógicos – 30 horas – disciplina obrigatória.

Ementa: Blocos lógicos básicos. Circuitos aritméticos. Circuito multiplex. Flip-flops. Contadores. Memórias. Dispositivos tri-state. Conversores A/D, D/A. Unidade lógica e aritmética.

Prof. Sergio Sami Hazan

Critério de Aprovação: A avaliação segue os critérios e normas do departamento de engenharia elétrica da POLI / UFRJ.